

Call for Papers

第二十屆高性能計算及嵌入式編譯技術與系統軟體研討會 The 20th Workshop on Compiler Techniques and System Software for High-Performance and Embedded Computing

國立清華大學 2014 年 5 月 29-30 日 (星期四、五)

第二十屆高性能計算及嵌入式編譯技術與系統軟體研討會預定於 2014 年 5 月 29 至 30 日在國立清華大學舉行。本研討會的主要目的在於提供機會讓對於高性能/嵌入式計算之編譯技術或系統軟體有興趣的專家、學者及研究生發表他們最近的研究成果並交換研究心得。本研討會歡迎學術界、工業界及各研究單位發表或展示最近的研究成果及進行中的研究計畫。

主辦單位：國立清華大學資訊工程系

協辦單位：教育部、中央研究院資訊所、嵌入式軟體與應用教學推動聯盟中心、經濟部學界科專、
國立清華大學電腦與通訊科技研發中心、國家高速網路與計算中心、東海大學電子計算機中心

General Chairs

許健平 教授 清華大學資工系

Steering Committee

王勝德 教授 台灣大學電機系
朱治平 教授 成功大學資工系
李丕榮 博士 中央研究院資科所
金仲達 教授 清華大學資工系
黃秋煌 教授 逢甲大學資工系
黃穎聰 教授 中興大學電機系
林迺銜 教授 中正大學資工系
楊武 教授 交通大學資工系
楊朝棟 教授 東海大學資工系
李冠憬 教授 靜宜大學資工系
楊佳玲 教授 台灣大學資工系
徐慰中 教授 台灣大學資工系
張榮貴 教授 中正大學資工系
黃元欣 教授 台灣科技大學資工系

Program Co-Chairs

李政崑 教授 清華大學資工系
張大緯 教授 成功大學資工系

Program Committee

王建民 博士、朱守禮 教授
李丕榮 博士、李哲榮 教授
吳真貞 博士、吳晉賢 教授
周志遠 教授、姜美玲 教授
洪士灝 教授、阮聖彰 教授
張西亞 博士、張雲龍 教授
張志勇 教授、張軒彬 教授
莊庭瑞 博士、施吉昇 教授
馬詠程 教授、許孟超 教授
許慶賢 教授、郭大維 教授
雍忠 教授、陳鵬升 教授
陳添福 教授、陳宗禧 教授
陳俊良 教授、陳省隆 教授
陳呈璋 博士、單智君 教授
曾黎明 教授、曾建超 教授
黃宗傳 教授、游逸平 教授
黃國展 教授、黃冠寰 教授
葉家宏 教授、楊竹星 教授
廖世偉 教授、劉邦鋒 教授
蔡佩璇 教授、鍾葉青 教授
賴槿峰 教授、羅習五 教授
蘇慶龍 教授、竇其仁 教授

TOPICS OF INTEREST

- Compiler and OS Techniques for Real-Time and Embedded Systems
- Parallelizing and Vector Compiler Techniques
- Compiler Optimizations for Irregular Structures
- Compiler Optimizations for Superscalar/VLIW Architectures
- Intermediate Representations and Flow Analysis Languages and Libraries for High-Performance Computing
- Run-Time Optimizations
- Parallel Programming Environments
- System Software or Applications for Cluster/Grid/Cloud Computing
- System Software or Applications for Peer-to-Peer Computing
- System Software or Applications for Mobile/Network/Internet Computing
- Embedded OS Design
- System Software for OpenCL
- System Software for GPGPU
- GPU Applications
- Embedded Applications and Systems
- Compiler/OS/Architecture for Low Power
- Compiler/OS/Architecture for Embedded Multi-cores
- VLIW DSP Compilers
- Virtualization Technology
- Testing, Profiling and Performance Analysis for System Software
- Scientific Applications/Embedded Applications
- WCET Analysis and Compiler

PAPER SUBMISSION (Electronic Submissions Only)

- In accordance with the previous events, papers need not be unpublished but should reflect your current research and interests. Local proceedings will be printed and distributed to the participants.
- The submission should include the following header information: title, author name(s), corresponding author, postal address, e-mail address, telephone, and fax numbers. Papers must be submitted electronically through <https://www.easychair.org/conferences/?conf=cthpc2014>
- **LANGUAGE: Papers should be written in English.**
- **LENGTH:** Paper should not exceed **10 pages** including all the figures, tables, and references in the two-column IEEE style.
- **PAPER SIZE:** Documents should be formatted for standard A4 paper.
- **ABSTRACT:** Each paper should contain an abstract of 100 to 150 words that appears at the beginning of the document. Please use the same text that is submitted electronically along with the author contact information.
- **REFERENCES:** List and number all references at the end of the document.

IMPORTANT DATES

- Full Paper Due: April 20, 2014
- Notification of Acceptance: May 5, 2014
- Final Camera-Ready Due: May 10, 2014
- Workshop Date: May 29-30, 2014

ADDITIONAL INFORMATION

Please send e-mail to cthpc2014@pplab.cs.nthu.edu.tw

or see the conference home page at <http://pplab.cs.nthu.edu.tw/~cthpc2014>.